



LEER FIFO
RCLK
REN
OE

PROGRAMAR
WCLK
SEN
LD
SI
FF
PAF

LEER REGISTROS
RCLK
REN
LD
OE

MASTER RESET
SI (=1)
LD (=0/1) FSEL?

Las señales SIN+ y SIN- son diferenciales (200 Mbps) y deben ir juntas y aisladas del resto de las demás señales.

Hay que minimizar el recorrido de las señales que van de los pines 13 y 14 del circuito CLC014 a los pines 5 y 6 del circuito DS92LV1212A. Estas señales son diferenciales.

Title CEROS / MODULO		
Size A3	Document Number	Rev A
Date: Monday, April 04, 2005	Sheet 10	of 10